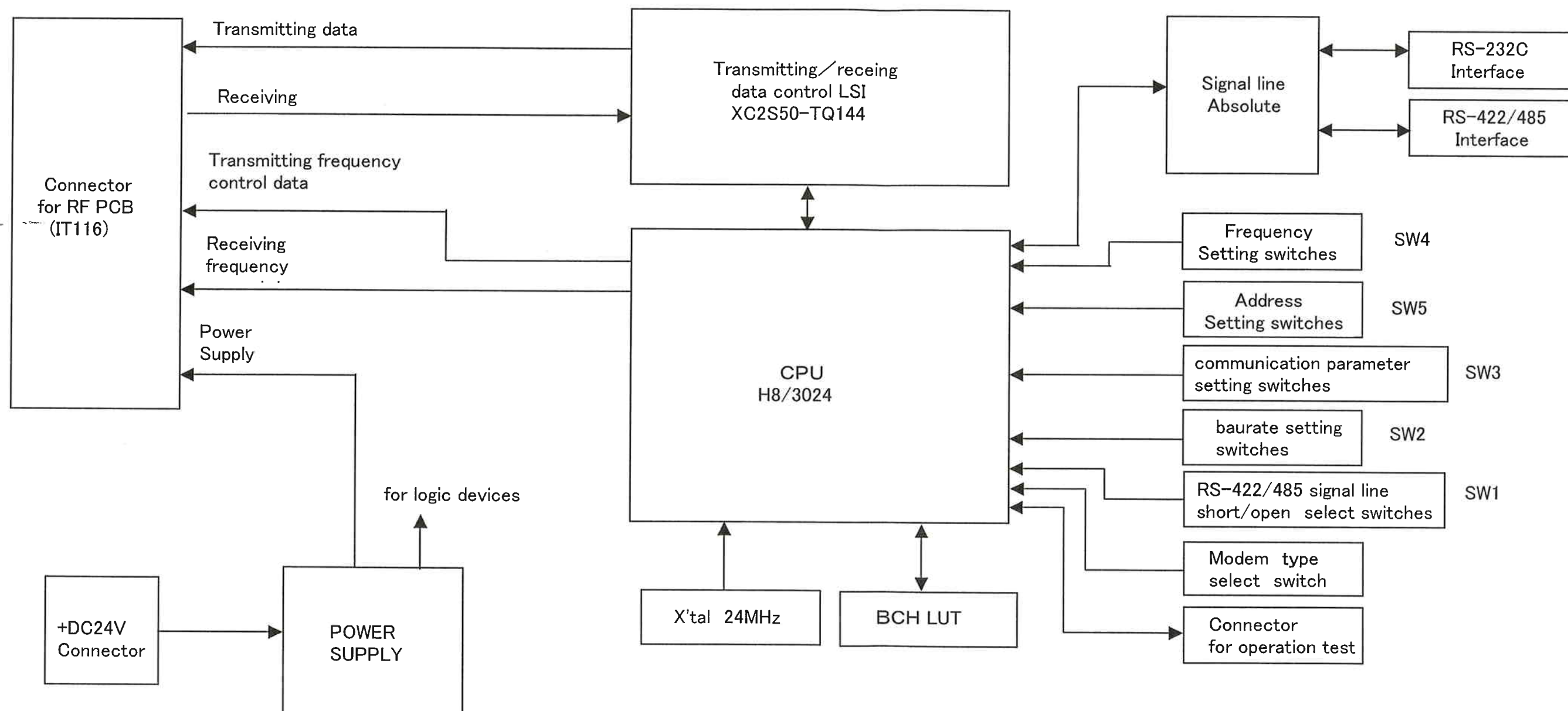
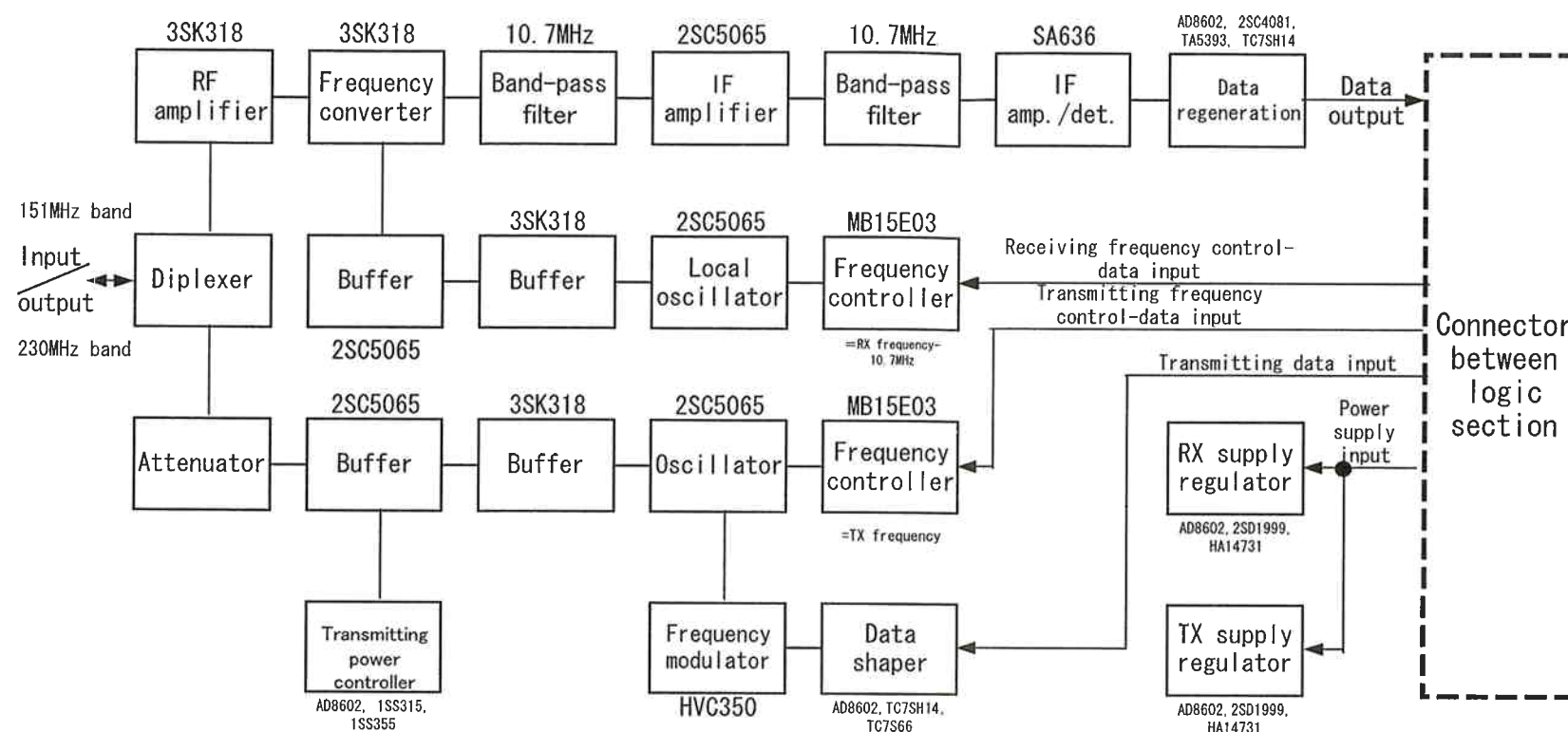




名称 NAME				基板名 PCB	IT110 LOGIC PCB
設計 DESIGN	製図 DRAW	検図 CHECKED	承認 APPROVED	図番 DWN. No.	80R-040032
				頁 SHEET	1 OF 1
日付 DATE				双葉電子工業株式会社 FUTABA CORPORATION	
2004/5/7					



名称 NAME FDK01TU BLOCK DIAGRAM				基板名 PCB T116
設計 DESIGN	製図 DRAW	検図 CHECKED	承認 APPROVED	図番 DWN. No. 80R-040033
長 澤 04.5.07	長 澤 04.5.07		石 原 04.5.7	頁 SHEET 1 OF 1
日付 DATE				双葉電子工業株式会社 FUTABA CORPORATION