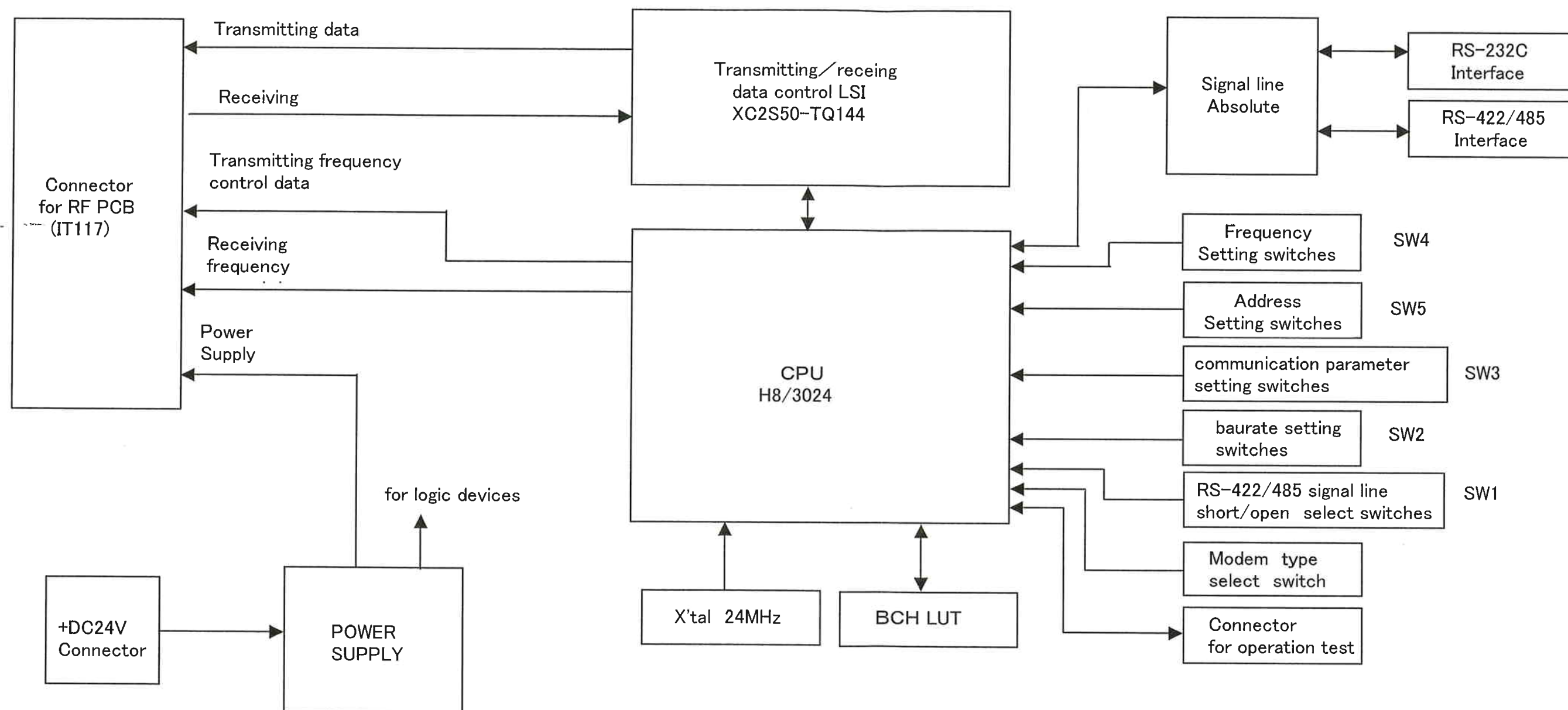
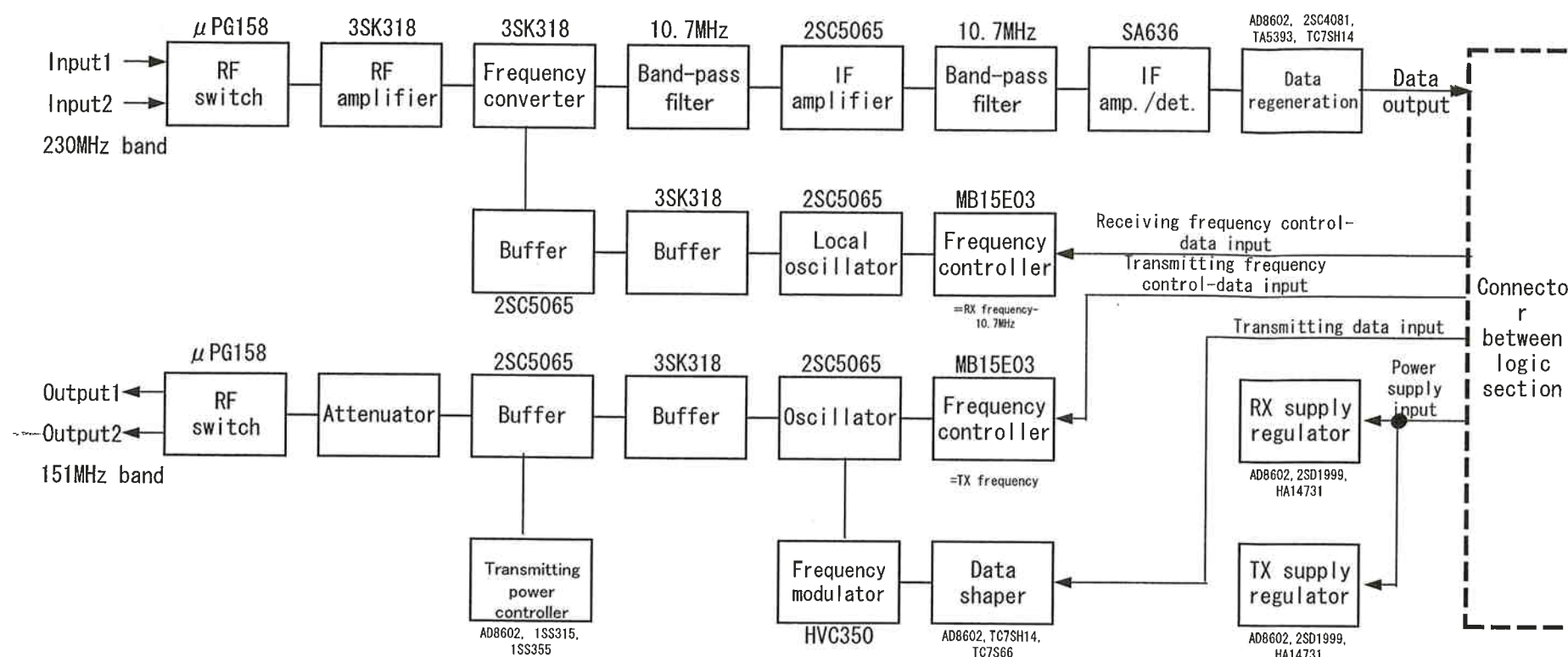




名称 NAME				基板名 PCB	IT110 LOGIC PCB
設計 DESIGN	製図 DRAW	検図 CHECKED	承認 APPROVED	図番 DWN. No.	80R-040034
小野 04.5.07 高	小野 04.5.07 高		石 04.5.? 原	頁 SHEET	1 OF 1
日付 DATE				双葉電子工業株式会社 FUTABA CORPORATION	
2004/5/7					



名称 NAME				基板名 PCB	
FDK02TU BLOCK DIAGRAM				I T 1 1 7	
設計 DESIGN	製図 DRAW	検図 CHECKED	承認 APPROVED	図番 DWN. No.	8 0 R - 0 4 0 0 3 5
長 04.5.07 澤	長 04.5.07 澤		石 04.5.7 原	頁 SHEET	1 O F 1
日付 DATE				2004/5/7	
				双葉電子工業株式会社 FUTABA CORPORATION	